



CENTRO REGIONAL DE COMPUTACIÓN Y NEUROINGENIERÍA

UTN FACULTAD
REGIONAL
MENDOZA
UNIVERSIDAD TECNOLÓGICA NACIONAL
DEPARTAMENTO DE ELECTRÓNICA

CeReCoN



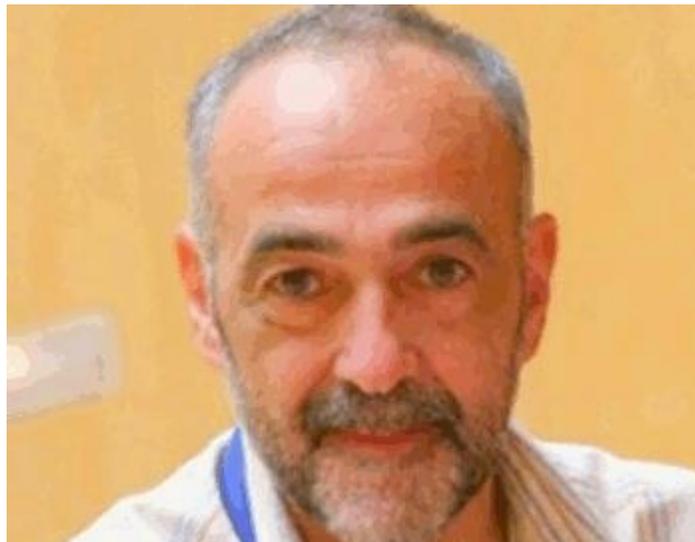
**Universidad
Zaragoza**

**Conferencia: Arquitectura de computadores:
historia y líneas de investigación**

**Curso: Energía y potencia de la computación,
eficiencia y control**

Expositor: Dr. Victor Viñals Yufera

Universidad de Zaragoza (España)



Del 06 al 08 de MARZO 2019

Estas actividades conjuntas entre el CeReCoN (Centro Regional de Investigación y Desarrollo en Computación y Neuroingeniería), del Departamento de Electrónica, de la UTN, Facultad Regional Mendoza, y el Departamento de Sistemas, de la Universidad de Zaragoza, se realizan en base al convenio internacional firmado oportunamente.

Conferencia

“Arquitectura de computadores: historia y líneas de investigación”

Día y horario: miércoles 06 de marzo – 19:00 horas.

Lugar: Salón de actos – UTN Regional Mendoza – Rodríguez 273 Ciudad.

Acceso: libre y gratuito – Se certificará a pedido del interesado (\$20)

Temario:

En menos de ochenta años el computador ha crecido de tal forma en velocidad y eficiencia energética que su utilidad ha experimentado un cambio cualitativo. En un futuro muy próximo podrán colocarse varios cientos de núcleos de proceso en un chip único, interconectados con una red de elevadísimo ancho de banda, que permitirá mantener coherente una memoria cache compartida cercana al gigabyte. Posiblemente este será el final de la integración basada en silicio, a la espera de encontrar otra tecnología que permita mantener la escalabilidad unas cuantas décadas. En esta conferencia veremos algunas claves de esta evolución histórica, terminando por explicar algunas de las líneas de investigación encaminadas a asegurar rendimiento, eficiencia energética, fiabilidad y tiempo real en las arquitecturas del futuro.

Destinatarios: Los docentes, graduados y alumnos, interesados en la temática de Arquitectura de Computadoras, y su evolución. Los interesados a solicitud pueden acceder a un certificado asistencia.

Curso

“Energía y potencia de la computación, eficiencia y control”

Duración: 6 (seis) horas

Días y horarios: 7 y 8 de marzo de 18:00 hs. a 21:00 hs.

Acceso arancelado: \$ 300.-

Lugar: Aula de Extensión Universitaria – UTN Regional Mendoza –
Rodríguez 273 Ciudad de Mendoza

Temario:

Si nos acercamos al hardware, una computadora o un teléfono inteligente realiza su trabajo ejecutando instrucciones máquina, que transforman los datos obtenidos de la memoria, de los discos o de internet. Ahora bien, en este curso vamos a cambiar el punto de vista. Descubriremos que una computadora, en realidad, lo que hace es transformar toda la electricidad que consume en calor, consiguiendo como efecto lateral el movimiento, transformación y almacenado de bits. Para ello, nos centraremos en el procesador y en la jerarquía de memorias, examinando algunos elementos actuales de diseño y control que permiten conseguir el punto deseado de rendimiento con una gran eficiencia energética.

Destinatarios: Los docentes, graduados y alumnos, interesados en la temática de rendimiento y eficiencia energética en la Arquitectura de Computadoras. Se entregará certificado de asistencia.

Expositor: Dr. Ing. Víctor Viñals Yúfera

Victor Viñals Yúfera es ingeniero de Telecomunicaciones y doctor en Informática por la Universitat Politècnica de Catalunya (UPC, 1982 y 1987). En el periodo 1983-87 fue profesor no numerario en la Facultat de Informàtica de Barcelona de la UPC. En la actualidad es catedrático de Arquitectura y Tecnología de Computadores en el Departamento de Informática e Ingeniería de Sistemas de la Universidad de Zaragoza. El profesor Viñals dirige el grupo de investigación en Arquitectura de Computadores de la Universidad de Zaragoza (gaZ), enmarcado en el Instituto de Investigación en Ingeniería de Aragón (I3A). Sus intereses de investigación incluyen diseño del procesador, jerarquía de memoria cache orientada al rendimiento y a tiempo real, programación de alto rendimiento para arquitecturas paralelas y técnicas de ahorro energético para chips multiprocesador. El profesor Viñals es miembro de las sociedades IEEE y ACM, y de la red de excelencia Europea HiPEAC (High Performance Embedded Architecture and Compilation). Ha dirigido 9 tesis y ha sido investigador principal de 5 proyectos consecutivos del Plan Nacional. Ocasionalmente sus trabajos se publican en revistas de elevado impacto (IEEE Micro, IEEE TC, IEEE TVLSI, ACM TACO, ACM TECS) o en congresos de gran prestigio en el Área de Arquitectura de Computadores (ISCA, MICRO, HPCA, ICS, ICPP, PACT, RTCSA).

Coordinador: Dr. Ing. Santiago Pérez

Doctor en Ingeniería de la Universidad de Mendoza; docente ordinario de grado UTN, se ha especializado en educación a distancia de grado y posgrado, y es docente investigador. Director del CeReCoN (Centro Regional UTN de Investigación y Desarrollo en Computación y Neuroingeniería). Ha sido expositor y asistente en varias Jornadas, Congresos y Workshops de Investigación, y expositor en varios cursos, conferencias, seminarios sobre diversas temáticas. Especialista en Redes de Datos.

Informes y pre-inscripción:

Universidad Tecnológica Nacional – Facultad Regional Mendoza

Rodríguez 273 - Mendoza

Teléfono 0261-5244576

mnrobles@frm.utn.edu.ar

santiagocp@frm.utn.edu.ar

Horario de atención: de 17:00 hs. a 21:00 hs.

Auspician:

- CeReCoN (Centro Regional de Investigación y Desarrollo en Computación y Neuroingeniería).
- Departamento de Electrónica.
- Departamento de Ingeniería en Sistemas de Información.
- GRID ATyS (Grupo UTN de Análisis de Tráfico y Seguridad en Redes de Datos).
- Academia CISCO UTN Mendoza.
- Secretaría de Ciencia Tecnología y Posgrado - Facultad Regional Mendoza UTN.
- Extensión Universitaria - Facultad Regional Mendoza UTN.