

Programa de Cátedra

Para el envío electrónico, nombrar el archivo programa_planificación_asignatura

	Asignatura: Técnicas Digitales III	Departamento: <input style="width: 100%;" type="text"/>
	Bloque: Tecnologías Aplicadas	Área: Técnicas Digitales III
	Régimen: <input style="width: 100%;" type="text"/>	Horas semanales: 5 hs
	Tipo: <input style="width: 100%;" type="text"/>	Horas semestrales/anales: 160 hs anuales
	Carrera: Ingeniería en electrónica	Nivel (Año): <input type="checkbox"/> 1° <input type="checkbox"/> 2° <input type="checkbox"/> 3° <input type="checkbox"/> 4° <input type="checkbox"/> 5° <input type="checkbox"/> 6°
Ciclo lectivo: <input style="width: 100%;" type="text"/>		

Integrantes de la Cátedra:

- **Profesor Titular:**

- **Profesor Asociado:**

- **Profesor/es Adjunto/s:**

Nombre del Profesor	Tipo de Dedicación	Cantidad de Dedicaciones
Carlos Taffernaberry	Interino	2 dedicaciones

- **Auxiliares de Docencia:**

Nombre del Profesor	Categoría	Tipo de Dedicación	Cantidad de Dedicaciones
Rodrigo Gonzalez	JTP	Interino	2 dedicaciones
Sebastián Tobar	Ayte. 1Era.	Ad-honorem	
Ana Lattuca	Ayte. 1Era.	Ad-honorem	

a) Fundamentación de la materia dentro del plan de estudios

La materia se encuentra en el quinto nivel del plan de estudios, tratando un tema específico de la especialidad. Abarca el estudio de disciplinas específicas, cuyo contenidos definen el perfil del Ingeniero en Electrónica.

Estas disciplinas, se corresponden directamente con el ítem A inciso 3 de las Actividades Profesionales Reservadas al Título de Ingeniero Electrónico : “Proyectar, planificar, diseñar, el estudio de factibilidad, dirección, construcción, instalación, programación, operación, ensayo, medición, mantenimiento, reparación, reforma, transformación, puesta en funcionamiento e inspección de Sistemas, subsistemas, equipos, componentes, partes, y piezas (Hardware), de procesamiento electrónico de datos en todas sus aplicaciones incluyendo su programación (Software) asociada”.

b) Objetivos de la materia

- **Objetivos Generales:**

Capacitar al alumno para el diseño de interfaces sobre arquitectura de computadoras personales, sistemas de procesamiento digital de señales y sistemas de transmisión de datos digitales. (según Ordenanza 1077)

- **Objetivos Específicos:**

.Desarrollar e interactuar con sistemas digitales de propósito general o dedicado, para computar datos, realizar comunicaciones y procesar señales digitalmente. Se deberá cubrir no solo aquellos aspectos estrictamente relacionados al hardware, sino también todo lo inherente al software. Para ello se desglosan los siguientes objetivos específicos:

- .Entender sobre las especificaciones que determinan los distintos tipos de usos de los procesadores digitales; computadores de uso personal, comercial y procesamiento de señales.

- .Reconocer la misión y funcionamiento de los componentes del software de base de un computador, el sistema operativo.

- .Entender las características y funcionalidad de los sistemas operativos actuales multiusuario y multitarea, y de tiempo real.

- .Entender los problemas que conlleva la interconexión de computadoras en redes.

- .Comprender la importancia de la división en capas para encarar el diseño de redes de computadores.

- .Comprender los distintos tipos y niveles de protocolos de comunicación de datos y su necesidad.

- .Manejar los aspectos prácticos relacionados con la implementación de algoritmos de procesamiento digital de señales.

c) Contenidos Mínimos (según Ordenanza N° 1077/2005:

- Arquitectura de la PC.

- Microprocesadores de 16 y 32 bits.

- Procesamiento digital de señales.

- Instrumentación digital.

- Redes de datos. Protocolos.

d) Programa Analítico

Unidad 1: ARQUITECTURA DE LAS COMPUTADORAS PERSONALES

1.1 – Características, Arquitectura básica de procesador Intel Pentium y descripción funcional: Decodificador de Instrucciones, Unidad de Control, ALU, etc. Modo de trabajo real: Modelo de programación, Direcciones de memoria, Interrupciones y Excepciones. Pipeline, Cache y TLB.

1.2 – Modo protegido: Introducción, registros habilitados y traslación de direcciones lógicas a físicas. Segmentación: concepto, descriptores de segmento y manejo de memoria. Tipos de descriptores de segmentos, tablas de descriptores globales y locales.

Paginación. Concepto de página, tablas y registros de soporte. La operación de paginación, descriptores de directorio de páginas y tabla de páginas, estructura y acceso. Uso del TLB.

1.3 - Sistema de protección: por segmentación, niveles de privilegio y restricción de acceso a los segmentos. Cambios de nivel de privilegio, puertas de llamada. Protección por paginación. Manejo de interrupciones en modo real y protegido: interrupciones y excepciones. Concepto de excepción. Aplicación de las excepciones.

1.4 – Multitarea: Introducción. Métodos de planificación para sistemas operativos multiusuario. Registros de soporte y descriptores relacionados a multitarea. Cambio de tarea con y sin puerta de tarea.

Unidad 2: SISTEMAS OPERATIVOS

2.1 - Concepto y definición de un sistema operativo. Evolución histórica, clasificación, system calls y distintos tipos de estructura.

2.2 - Gestión de procesos: definición de proceso, estados, jerarquía, inicio y terminación. Implementación de procesos en sistemas operativos multitarea.

2.3 - Hilos: definición, necesidad y distintos modelos de implementación: Espacio Usuario y Espacio Kernel. Hilos POSIX.

2.4 - Planificador: necesidad y categoría de Planificadores. planificación en sistemas por lotes: FCFS, SJF, SRTN; interactivos: Round Robin, Prioridad, Múltiples colas, SPN, Garantizada, Lotería, Equitativa; Tiempo real: características.

2.5 - Comunicación entre procesos, necesidad. Tuberías, FIFO, colas de mensaje POSIX, memoria compartida POSIX y sockets. Comparativa entre los distintos mecanismos.

2.6 - Sincronización: problemas típicos. Herramientas para su solución: señales, semáforos y mutex. Comparativa entre los distintos mecanismos.

2.7 - Gestión de la memoria: monoprogramación y multiprogramación sin abstracción de memoria. Abstracción de Memoria: Espacio de direcciones. Multiprogramación con particiones fijas. Reubicación y protección.

Intercambio, multiprogramación con particiones variables. Administración de memoria con mapa de bits y con listas enlazadas.

2.8 - Memoria virtual. Paginación. Segmentación. Aspecto de diseño e implementación. Algoritmos de sustitución de páginas. Sustitución: de página óptima, de página no usadas recientemente, de página donde la primera que entra es la primera que sale y de página usada menos recientemente usada. Segmentación pura.

2.9 - Sistemas operativos tiempo real: Necesidad: Procesamiento secuencial, Sistemas Foreground/Background y Sistemas operativos de tiempo real. Sistemas Operativos de tiempo real: Definición de tareas. El planificador. Tareas y datos. Semáforos. Métodos para proteger recursos compartidos. Colas para comunicar tareas. Rutinas de atención de Interrupciones en RTOS. Gestión del tiempo.

Unidad 3: REDES DE DATOS

3.1 - Introducción a los sistemas de comunicaciones de datos. Principios básicos. Hardware y software de redes. Modelos de referencia: modelo ISO OSI y TCP/IP. Comparación y críticas de ambos modelos. Capa física, concepto. Servicios proporcionados a la capa de enlace de datos.

3.2 - Capa de enlace de datos: servicios proporcionados a la capa de red, entramado, control de errores y control de flujo. Detección y corrección de errores. Protocolo punto a punto (PPP).

3.3 - Subcapa de control de acceso al medio. Problema de asignación del canal: estática y dinámica. Protocolos de acceso múltiple: Aloha, CSMA, libre de colisiones, contención limitada y wireless. Protocolo Ethernet: codificación, la subcapa MAC, algoritmo de retroceso exponencial binario, desempeño y conmutación.

3.4 - Capa de red. Servicios proporcionados a la capa de transporte: con y sin conexión: Diferencias. Interconexión de redes: circuitos virtuales concatenados, no orientados a la conexión, entunelamiento enrutamiento y fragmentación. Protocolo de Internet (IP). Esquema de direcciones, distintas clases y asignación de direcciones a los hosts de una red. Subredes. CIDR.

3.5 - Encabezado IPv4. Routers. Encaminamiento. NAT. Protocolos de control de Internet. ICMP, ARP y DHCP. Encabezado IPv6 Diferencias.

3.6 - Capa de transporte. Servicios proporcionados a las capas superiores. Primitivas del servicio de transporte: sockets de Berkeley. Componentes: direccionamiento, establecimiento de una conexión, liberación de una conexión, control de error y de flujo y almacenamiento en búffer; multiplexión y recuperación de caídas.

3.7 - Protocolos de transporte de Internet. UDP, introducción. TCP, introducción, modelo del servicio, protocolo y encabezado del segmento; establecimiento y liberación de una conexión. Ventana deslizante.

3.8 - Capa de aplicación. HTTP: arquitectura, páginas estáticas, lenguaje HTML. Páginas dinámicas: y aplicaciones web. Protocolo HTTP.

Unidad 4: PROCESAMIENTO DIGITAL DE SEÑALES

4.1 - Representación finita de números reales. Enteros. Punto fijo. Notación Q. Rango y precisión. Escala de representación. Rango dinámico. Overflow y underflow. Suma complemento a 2. Saturación. Multiplicación complemento a 2. Desplazamientos lógico y aritmético. Acumulador, bits de guarda. Esquemas de redondeo, truncación y roundoff.

4.2 - Punto flotante. Estándar IEEE 754-2008. Representación normalizada y denormalizada. Valores especiales. Esquemas de redondeo. Rango dinámico. Precisión. Comparación entre punto fijo y punto flotante.

4.3 - Etapas esenciales de un sistema DSP. Filtro antialiasing. Oversampling. Conversión A/D. Error de cuantización. Relación señal-ruido de un A/D. Determinación de la cantidad de bits necesarios de un A/D. Conversión D/A. Filtro de reconstrucción. Técnicas de pre-ecualización y post-ecualización.

4.4 - Clasificación de filtros discretos. Filtrado en el dominio del tiempo y filtrado en el de la frecuencia. Filtros FIR. Filtro Moving Average. Filtros FIR basados en ventanas. Diseño de filtros FIR con herramientas computacionales. Estructuras de filtros FIR. Implementación en C.

4.5 - Filtros IIR. Filtro Leaky Integrator. Transformada bilineal, deformación de la respuesta frecuencia (warping) . Diseño de filtros IIR con herramientas computacionales. Estructuras de filtros IIR, Direct form I y II. Implementación en C.

Unidad 5: INSTRUMENTACIÓN DIGITAL

5.1 - Evolución de la instrumentación. Normas de controladores de dispositivos automáticos de medición. IEC625, IEEE485 y GPIB.

5.2 - Adquisición y acondicionamiento de señales. Sincronización (handshake). Protocolos. Implementaciones prácticas. Circuitos controladores comerciales.

e) Programa de Examen

El programa de exámen es abierto.

f) Trabajos Prácticos

Trabajo Práctico Nro 1: Secuencia de arranque de una PC.

Trabajo Práctico Nro 2: Modo real y modo protegido.

Trabajo Práctico Nro 3: Introducción a Linux.

Trabajo práctico Nro 4: Procesos.

Trabajo práctico Nro 5: Señales.

Trabajo práctico Nro 6: Tuberías.

Trabajo práctico Nro 7: FIFO.

Trabajo práctico Nro 8: Cola de mensajes.

Trabajo práctico Nro 9: Memoria compartida.

Trabajo práctico Nro 10: Hilos.

Trabajo práctico Nro 11: Sincronización con mutex.

Trabajo práctico Nro 12: Sincronización con semáforos sin nombre.

Trabajo práctico Nro 13: Sincronización con semáforos con nombre.

Trabajo Práctico Nro 14: Sistemas operativos de tiempo real.

Trabajo Práctico Nro 15: Introducción a redes de computadoras.

Trabajo Práctico Nro 16: Capa de enlace: PPP.

Trabajo Práctico Nro 17: Subcapa MAC: Ethernet, ARP y VLAN.

Trabajo Práctico Nro 18: Capa de red: IP.

Trabajo Práctico Nro 19: Protocolos NAT y DHCP.

Trabajo Práctico Nro 20: Capa de transporte: UDP y configuración de router.

Trabajo Práctico Nro 21: Capa de transporte: TCP.

Trabajo Práctico Nro 22: Programación de sockets.

Trabajo Práctico Nro 23: Etapas esenciales de un sistema DSP.

Trabajo Práctico Nro 24: Representación de números reales en punto fijo.

Trabajo Práctico Nro 25: Representación de números reales en punto flotante.

Trabajo Práctico Nro 26: Diseño de filtros FIR.

Trabajo Práctico Nro 27: Diseño de filtros IIR.

Trabajo Práctico Nro 28: Normas de Instrumentación Digital.

g) Distribución de horas

Formación teórica	70 horas
Formación experimental	40 horas
Resolución de problemas de ingeniería	30 horas
Proyecto y diseño	20 horas

h) Correlativas

Para cursar: Cursadas: Técnicas Digitales II

Aprobadas: Informática II
Técnicas Digitales I
Electrónica Aplicada I

Para rendir: Aprobadas: Técnicas Digitales II

i) Bibliografía Obligatoria

- Intel® 64 and IA-32 Architectures Software Developer's Manual Volume 3 (3A, 3B & 3C): System Programming Guide- INTEL Order Number: 325384-053US January 2015.
- Tanenbaum, Andrew S. - Bos, Herbert. Sistemas Operativos Modernos, 4ta Edición. Prentice Hall. 2015.
- Downey, Allen. *The little book of semaphores*, 2nd Ed. Green Tea Press. 2005.
- Muñoz Frías, José Daniel. *Sistemas Empotrados en Tiempo Real*. Primera Edición. 2010.
- Tanenbaum, Andrew S. Redes de computadoras, 5ta Edición. Prentice Hall. 2011.
- Oppenheim, Alan V. and Schafer, Ronald W. Discrete-time signal processing, 2nd Ed. Prentice Hall. 1999.
- Prandoni, Paolo and Vetterli, Martin. Signal processing for communications. Taylor and Francis Group, LLC. 2008.
- Tumanski, Sawomir. *Principles of Electrical Measurements*. CRC Press. 2006.

j) Bibliografía complementaria (opcional)

- System Programming Guide Godse, A.P. *Microprocessors and Microcontrollers Systems*, 3rd Ed. Technical Publications. 2009.

- Kerrisk, Michael. *The linux programming Interface*. William Pollock. 2011.
- Stevens , Richard. *Unix Network programming: Interprocess Communication, 2nd Ed*. Prentice Hall. 1999.
- Comer, Douglas. *Redes Globales de Información con Internet y TCP/IP*. Prentice Hall. 2001.
- Comer, Douglas. *Internetworking with TCP/IP vol 1, 4th Ed*. Prentice Hall. 2001.
- Martin, James. *Data Comunicación Technology*. Prentice Hall. 1999.
- Lyons, Richard G. *Understanding Diginal Signal Processing, 2nd Ed*. Prentices Hill. 2004.
- Paillard, Bruno. *An Introduction To Digital Signal Processors*. 2002.
- Smith, Steven W. *The Scientist and Engineer's Guide to Digital Signal Processing*.
<http://www.dspguide.com/>
- Deschamps, Jean-Pierre, Sutter, Gustavo D., and Cantó, Enrique. Guide to FPGA
- Implementation of Arithmetic Functions. Springer. 2012.
- Gilat, Amom. *MATLAB: An Introduction with Applications, 4th Ed*. John Wiley and Sons, Inc. 2011.

Nombre del director	Nombre del encargado de la Cátedra	
<i>Escriba el nombre del Director</i>	<i>Carlos Taffernaberry</i>	
Firma del Director	Firma del encargado de la Cátedra	
Fecha de entrega del programa		

Planificación de Cátedra

a) Metodología de Enseñanza

En las clases teóricas se realizará una introducción y desarrollo de los temas fundamentales por parte de los docentes. Por medio de la elaboración de cuestionarios se utilizarán estrategias de investigación en diferentes fuentes por parte de los alumnos. Finalmente se realizará una puesta en común por medio de exposición al resto de la clase, con evaluación por parte de los docentes, de las respuestas correctas a dichos cuestionarios.

En las clases practicas se plantea el desarrollo de trabajos prácticos, con ayuda de lenguaje de programación C para interactuar con el sistema operativo, y de simuladores para evaluar los comportamientos de distintos tipos de redes. También se utilizarán herramientas de software matemáticas para crear modelos para el procesamiento digital de señales.

b) Cronograma de actividades

Semana N°	Unidad	Contenidos	Objetivos	Actividades	Evaluaciones	Recursos	
						Bibliográficos	Didácticos
1	1	Introducción. Temas y bibliografía. Intro Arquitectura. Interrupciones	Comprender el alcance de la materia. Estudiar diagrama en bloques Arquitectura PC.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje.. Trabajo Práctico 1 Secuencia de arranque de una PC.		Intel® 64 and IA-32 Architectures Software Developer's Manual Volume 3 (3A, 3B & 3C):System Programming Guide- INTEL.	Laboratorio de Computadoras. Proyector multimedial.
2	1	Arquitectura. modos y memoria virtual	Comprender los modos de direccionamiento y la necesidad de modo protegido.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje, y discusiones entre equipos de trabajo para resolución de cuestionarios presentados por la cátedra. Trabajo Práctico 2: Modo real y modo protegido.		Intel® 64 and IA-32 Architectures Software Developer's Manual Volume 3 (3A, 3B & 3C):System Programming Guide- INTEL.	Laboratorio de Computadoras. Proyector multimedial.
3	1 y 2	Arquitectura protección y task management. Introducción a Linux.	Identificar el soporte de Hardware para cambios de contexto. Comprender el comportamiento básico del funcionamiento de	Exposición del docente en forma interactiva y discusiones entre equipos de trabajo para resolución de cuestionarios. Trabajo Práctico Nro 3: Introducción a Linux.		Intel® 64 and IA-32 Architectures Software Developer's Manual Volume	Laboratorio de Computadoras. Proyector multimedial.

			Linux.			3 (3A, 3B & 3C):System Programming Guide- INTEL . Kerrisk, Michael. The linux programming Interface.	
4	2	Sin teoría - Día de Veteranos y caídos en Malvinas	Desarrollar programas en C que creen nuevos procesos.	Trabajo práctico Nro 4: Procesos.		Kerrisk, Michael. The linux programming Interface.	Laboratorio de Computadora s. Proyector multimedial.
5	2	Introducción a sistema operativo. Procesos y señales	Comprender la evolución de los sistemas operativos, el concepto de procesos y el funcionamiento de señales.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje, y discusiones entre equipos de trabajo para resolución de cuestionarios presentados por la cátedra. Trabajo Práctico Nro 5: Señales.		Tanenbaum, Andrew S. - Bos, Herbert. Sistemas Operativos Modernos. Kerrisk, Michael. The linux programming Interface.	Laboratorio de Computadora s. Proyector multimedial.
6	2	IPC: Tuberías y mensajes.	Identificar las necesidades del uso de IPC	Exposición del docente en forma interactiva. Interpretación de textos,		Tanenbaum, Andrew S. - Bos, Herbert.	Proyector multimedial.

				<p>auto aprendizaje</p> <p>No hay práctico – Jueves Santo</p>		<p>Sistemas Operativos Modernos.</p> <p>Stevens , Richard. Unix Network programming: Interprocess Communication</p>	
7	2	IPC: Memoria compartida	<p>Comparar distintas técnicas de IPC y diferencias para el uso entre ellas</p>	<p>Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje, y discusiones entre equipos de trabajo para resolución de cuestionarios presentados por la cátedra.</p> <p>Trabajo práctico Nro 6: Tuberías.</p> <p>Trabajo práctico Nro 7: FIFO.</p>		<p>Tanenbaum, Andrew S. - Bos, Herbert. Sistemas Operativos Modernos.</p> <p>Stevens , Richard. Unix Network programming: Interprocess Communication</p> <p>Kerrisk, Michael. The linux programming Interface.</p>	<p>Laboratorio de Computadora S. Proyector multimedial.</p>
8	2	Hilos	<p>Comprender la diferencia en el uso</p>	<p>Exposición del docente en forma interactiva.</p>		<p>Tanenbaum,</p>	<p>Laboratorio de Computadora</p>

			de hilos en lugar de procesos.	Interpretación de textos, auto aprendizaje. Trabajo práctico Nro 8: Cola de mensajes.		Andrew S. - Bos, Herbert. Sistemas Operativos Modernos. Kerrisk, Michael. The linux programming Interface.	s. Proyector multimedial.
9	2	Sin teoría – se toma parcial 1.	Desarrollar programas en C para hacer IPC con la técnica de Memoria compartida.	Trabajo práctico Nro 9: Memoria compartida.	1er parcial 07/05/2019	Tanenbaum, Andrew S. - Bos, Herbert. Sistemas Operativos Modernos. Kerrisk, Michael. The linux programming Interface.	Laboratorio de Computadora s. Proyector multimedial.
10	2	Sincronización	Comprender la problemática de la sincronización en computadoras.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje Trabajo práctico Nro 10: Hilos.		Tanenbaum, Andrew S. - Bos, Herbert. Sistemas Operativos Modernos Downey, Allen. The little book	Laboratorio de Computadora s. Proyector multimedial.

						of semaphores	
11	2	Planificador	Entender las políticas y criterios para la selección del siguiente proceso a ejecutar.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje. Trabajo práctico Nro 11: Sincronización con mutex.		Tanenbaum, Andrew S. - Bos, Herbert. Sistemas Operativos Modernos Downey, Allen. The little book of semaphores	Laboratorio de Computadoras. Proyector multimedial.
12	2	Manejo de Memoria	Identificar las distintas abstracciones en la gestión de memoria.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje. Trabajo práctico Nro 12: Sincronización con semáforos sin nombre. Trabajo práctico Nro 13: Sincronización con semáforos con nombre.		Tanenbaum, Andrew S. - Bos, Herbert. Sistemas Operativos Modernos Downey, Allen. The little book of semaphores	Laboratorio de Computadoras. Proyector multimedial.
13	2	Sistemas Operativos en tiempo real Intro.	Poder determinar cuando es necesario su uso.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje Trabajo Práctico Nro 14: Sistemas operativos de tiempo real.		Muñoz Frías, José Daniel. <i>Sistemas Empotrados en Tiempo Real</i>	Laboratorio de Computadoras. Proyector multimedial.
14	2	Sistemas Operativos en tiempo real Intro. Tareas e IPC.	Comprender el funcionamiento.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje Trabajo Práctico Nro 14: Sistemas operativos de		Muñoz Frías, José Daniel. <i>Sistemas Empotrados en Tiempo Real</i>	Laboratorio de Computadoras. Proyector multimedial.

				tiempo real Cont.			
15	2	Sistemas Operativos en tiempo real. Manejo de recursos y tiempo.	Lograr gestionar el manejo de los recursos y el tiempo.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje. No hay práctico – Dia de la Bandera.		Muñoz Frías, José Daniel. <i>Sistemas Empotrados en Tiempo Real</i>	Proyector multimedial.
16	3	Introducción a Redes de computadoras. Hardware, software. Modelos.	Comprender los distintos tipo de redes existentes y el mecanismo que permite dividir el problema en varios mas simples para poder transferir la información	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje. No hay práctico – 2do. Parcial	2do. Parcial 27/06/2019	Tanenbaum, Andrew S. Redes de computadoras	Proyector multimedial.
17	3	Capa de Enlace	Conocer las distintas técnicas para iniciar y finalizar tramas, manejo de errores y control de flujo.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje, y discusiones entre equipos de trabajo para resolución de cuestionarios presentados por la cátedra. No hay práctico – Recup.	Rec 1 y 215/08/2019	Tanenbaum, Andrew S. Redes de computadoras	Proyector multimedial.
18	3	Subcapa de acceso al medio	Comprender la problemática de los medios de difusión y alternativas propuestas para su solución.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje, y discusiones entre equipos de trabajo para resolución de cuestionarios presentados por la cátedra.		Tanenbaum, Andrew S. Redes de computadoras	Laboratorio de Computadoras. Proyector multimedial.

				<p>Trabajo Práctico Nro 15: Introducción a redes de computadoras.</p> <p>Trabajo Práctico Nro 16: Capa de enlace: PPP.</p>			
19	3	Capa de red. Direccionamiento	Comprender el mecanismo para encaminar los datos a través de distintas redes interconectadas.	<p>Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje.</p> <p>Trabajo Práctico Nro 17: Subcapa MAC: Ethernet, ARP y VLAN.</p>		Tanenbaum, Andrew S. Redes de computadoras	Laboratorio de Computadoras. Proyector multimedial.
20	3	Capa de Red. Protocolo IP	Conocer una implementación práctica de protocolo Ipv4 e Ipv6.	<p>Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje.</p> <p>Trabajo Práctico Nro 18: Capa de red: IP.</p>		Tanenbaum, Andrew S. Redes de computadoras	Laboratorio de Computadoras. Proyector multimedial.
21	3	Capa de Transporte. Características	Lograr comprender la limitación de las redes al no existir la capa de transporte.	<p>Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje.</p> <p>Trabajo Práctico Nro 19: Protocolos NAT y DHCP.</p>		Tanenbaum, Andrew S. Redes de computadoras	Laboratorio de Computadoras. Proyector multimedial.
22	3	Capa de Transporte. Protocolo UDP/TCP	Conocer una implementación práctica de protocolo UDP y TCP	<p>Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje.</p> <p>Trabajo Práctico Nro 20: Capa de transporte: UDP y configuración de router.</p>		Tanenbaum, Andrew S. Redes de computadoras	Laboratorio de Computadoras. Proyector multimedial.

23	3	Socket de Berkley	Comprender que los sockets son un caso mas de las IPC tratadas en el capítulo de sistemas operativos.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje. No hay práctico -3er. parcial	3er. Parcial 26/09/2019	Tanenbaum, Andrew S. Redes de computadoras	Laboratorio de Computadora S. Proyector multimedial.
24	3	Capa de Aplicación	Conocer una implementación práctica de protocolo HTTP y sus componentes.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje. Trabajo Práctico Nro 21: Capa de transporte: TCP. Trabajo Práctico Nro 22: Programación de sockets.		Tanenbaum, Andrew S. Redes de computadoras	Laboratorio de Computadora S. Proyector multimedial.
25	4	Etapas típicas	Poder conocer cuales son y por que son necesarias las distintas etapas que componen un DSP.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje, y discusiones entre equipos de trabajo para resolución de cuestionarios presentados por la cátedra. Trabajo Práctico Nro 23: Etapas esenciales de un sistema DSP.		Prandoni, Paolo and Vetterli, Martin. Signal processing for communication s	Laboratorio de Computadora S. Proyector multimedial.
26	4	Precisión finita de números, punto fijo	Lograr determinar las distintas formas de representar números digitalmente	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje. Trabajo Práctico Nro 24:		Prandoni, Paolo and Vetterli, Martin. Signal	Laboratorio de Computadora S. Proyector multimedial.

				<p>Representación de números reales en punto fijo.</p> <p>Trabajo Práctico Nro 25: Representación de números reales en punto flotante.</p>		processing for communication s	
27	4	Precisión finita de números, punto fijo	Conocer las formas de representar números digitalmente y los estándares existentes.	<p>Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje.</p> <p>Trabajo Práctico Nro 26: Diseño de filtros FIR.</p>		Prandoni, Paolo and Vetterli, Martin. Signal processing for communication s	Laboratorio de Computadora s. Proyector multimedial.
28	4	Filtros digitales. FIR	Conocer y comprender la necesidad de los distintos tipos de filtros digitales que se pueden implementar con un DSP.	<p>Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje, y discusiones entre equipos de trabajo para resolución de cuestionarios presentados por la cátedra.</p> <p>Trabajo Práctico Nro 27: Diseño de filtros IIR.</p>		Prandoni, Paolo and Vetterli, Martin. Signal processing for communication s	Laboratorio de Computadora s. Proyector multimedial.
29	4 - 5	Normas de controladores de dispositivos automáticos de medición.	Conocer las distintas normas existentes para instrumentación.	<p>Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje.</p> <p>Trabajo Práctico Nro 28: Normas de Instrumentación Digital</p>		<i>Tumanski, Sawomir. Principles of Electrical Measurements</i>	Laboratorio de Computadora s. Proyector multimedial.

30	5	Adquisición y acondicionamiento de señales	Comprender los mecanismos necesarios para adecuar las señales para su medición.	No hay práctico - 4to Parcial	4to. Parcial 12/11/2019	<i>Tumanski, Sawomir. Principles of Electrical Measurements</i>	Proyector multimedial.
31	-	-	-	Recuperatorio 3 -4 . Global	Rec 3 y 4 19/11/2019 y Global 21/11/2019	-	-
32	-	-	-	Recuperatorio Global	Rec Global 28/11/2019	-	-

c) Trabajos de campo, visitas a empresas

Actividad	Objetivo	Lugar	Responsable	Evaluación

d) Articulación horizontal y vertical con otras materias

Esta asignatura está articulada en forma vertical principalmente con Técnicas Digitales II, debido a la continuidad en contenidos desarrollados por ambas materias. En Técnicas Digitales II se introduce al alumno es introducido al mundo de procesadores de 8 bits y posteriormente 16 bits. A partir de allí, en Técnicas Digitales III son estudiadas arquitecturas de 16 y 32 bits, y arquitecturas orientadas al procesamiento digital de señales. El contenido Modulación y transmisión digital es desarrollado en Sistemas de Comunicaciones, que luego es utilizado en el desarrollo de Redes de Computadoras de Técnicas Digitales III. Adicionalmente existe también articulación vertical con Informática I e Informática II, debido a que en los temas Sistemas Operativos y Procesamiento digital de señales se trabaja con C y matlab, contenidos desarrollados en estas materias. Finalmente existe articulación con Análisis de Señales y Sistemas y Teoría de Circuitos II, en la primera se estudian los fundamentos matemáticos del procesamiento digital de señales y en la segunda se estudian conceptos, análisis y diseño de filtros digitales. Respecto a materias de nivel superior con las que se articula, solo pueden considerarse materias electivas. En tal sentido, Teleinformática es en gran medida una continuación de los temas de Sistemas Operativos de Tiempo Real, Redes y protocolos tratados en esta materia. Otras materias electivas que tienen puntos de contacto con Técnicas Digitales III son Comunicaciones III, Redes de Datos, Diseño y Administración de Centro de Datos e Interoperabilidad.

En tal sentido realizan periódicamente reuniones con docentes del Área Técnicas Digitales, organizadas por el Departamento, con el fin de articular contenidos. Las cátedras involucradas son: Informática I, Informática II, Técnicas Digitales I, Técnicas Digitales II y Técnicas Digitales III.

La articulación horizontal se determina con Medidas Electrónicas II, en lo referido a Mediciones de Señales Digitales, referido al capítulo 5 de esta cátedra, y Analizadores lógicos, que favorece a la depuración de placas digitales utilizadas en la materia.

e) Régimen de cursado y aprobación

El régimen de cursado es presencial, con una cantidad máxima de inasistencias del 25% del total.

La aprobación de la Asignatura es una de la siguientes formas:

- Aprobación Directa
- Aprobación de Exámen Final

Aprobación Directa de la Asignatura:

Las condiciones necesarias para la Aprobación Directa, con lo cual no es necesario el Exámen Final, son las siguientes:

Se debe aprobar cada uno de cuatro (4) exámenes parciales con al menos el 60% del total. Si no consiguen obtener el resultado anterior en alguna de las evaluaciones, se ofrece una instancia de recuperación para cada uno.

Se deberá presentar y aprobar la carpeta de trabajos prácticos.

Se deberán aprobar todas las exposiciones individuales por parte de los alumnos. Las mismas serán solicitadas por los integrantes de la cátedra sobre distintos temas novedosos referidos al contenido de la materia. Las mismas serán evaluadas por los profesores en cuanto a su

claridad, marco teórico y desenvolvimiento del alumno. El objetivo es mejorar los hábitos de lectura, investigación y disertación.

Se deberá aprobar un coloquio oral individual con carácter global e integrador de toda la materia, que constará de una parte práctica y una teórica. La parte práctica del coloquio es eliminatoria, se debe realizar y explicar un ejercicio similar a los realizados en el cursado. La parte teórica consistirá en el desarrollo de un tema teórico del presente Programa, seleccionado por los docentes. En caso de no alcanzar el 60%, se ofrece una instancia de recuperación del coloquio, con las mismas características.

Regularización de la Asignatura:

Las condiciones necesarias para la Regularización de la Asignatura son las siguientes:

Obteniendo en cada uno de los cuatro (4) parciales o su instancia de recuperación entre 40% y 59%.

Se deberá presentar y aprobar la carpeta de trabajos prácticos.

Se deberán aprobar todas las exposiciones individuales por parte de los alumnos. Las mismas serán solicitadas por los integrantes de la cátedra sobre distintos temas novedosos referidos al contenido de la materia. Las mismas serán evaluadas por los profesores en cuanto a su claridad, marco teórico y desenvolvimiento del alumno. El objetivo es mejorar los hábitos de lectura, investigación y disertación.

Aprobación por Exámen final de la Asignatura:

Las condiciones necesarias para la aprobación del Examen Final de la materia son las siguientes:

Obtener la Regularización de la asignatura.

Rendir un examen teórico práctico sobre todo el contenido de la materia y obtener una calificación de 60% o superior. La parte práctica del examen final es eliminatoria, se deben realizar y explicar ejercicios similares a los realizados en el cursado. La parte teórica es oral y consistirá en el desarrollo de al menos dos temas teóricos del presente Programa, seleccionados por los docentes.

f) Actividades del equipo docente

Docente	Categoría	Dedicación	Actividades			
			Docencia	Gestión	Investigación	Extensión
Taffernaberry, Carlos	Adjunto	Exclusiva	2 cargos en Técnicas Digitales III. 1 cargo Ad-honorem en Teleinformática.	Consejero Directivo FRM.	2 cargos en proyectos homologados de investigación	
Gonzalez, Rodrigo	Jtp	Exclusiva	2 cargos en Técnicas Digitales III		2 cargos en proyectos homologados de investigación	
Tobar, Sebastián	Ayte. 1ra.	Ad-honorem	1 cargo en Técnicas Digitales III			
Lattuca, Ana	Ayte. 1ra.	Ad-honorem	1 cargo en Técnicas Digitales III			

g) Observaciones

h) Horario de Consulta de Profesores y Auxiliares (a completar antes del 31 de marzo si es una materia del primer semestre o anual, a completar antes del 31 de agosto si es una materia del segundo semestre)

- **Primer Semestre**

Carlos Taffernaberry: Martes 17 a 19 hs.

Rodrigo Gonzalez: Jueves 18:00 a 19hs y 20:30 a 21:30 hs.

Sebastián Tobar: Jueves 20:30 a 21:30hs.

Ana Lattuca: Jueves 20:30 a 21:30hs.

- **Segundo Semestre**

Carlos Taffernaberry: Martes 17 a 19 hs.

Rodrigo Gonzalez: Jueves 18:00 a 19hs y 20:30 a 21:30 hs.

Sebastián Tobar: Jueves 20:30 a 21:30hs.

Ana Lattuca: Jueves 20:30 a 21:30hs.

Nombre del director	Nombre del encargado de la Cátedra	
<i>Escriba el nombre del Director</i>	Carlos Taffernaberry	
Firma del Director	Firma del encargado de la Cátedra	
Fecha de entrega de la planificación		