

## Temario de la Cátedra de Técnicas Digitales 3

Unidad	Tema	Libro y capítulos
1.1	Arquitectura CPU	Godse, A.P. <i>Microprocessors and Microcontrollers Systems, 3rd Ed</i> <b>Capítulos 1.1, 1.2, 1.3, 1.5, Capítulos 7.1 al 7.8</b> Technical Publications. 2009.
1.2	Memoria Virtual	Godse, A.P. <i>Microprocessors and Microcontrollers Systems, 3rd Ed.</i> <b>Capítulo 4.1 al 4.8.</b> Technical Publications. 2009
1.3	Protección	Godse, A.P. <i>Microprocessors and Microcontrollers Systems, 3rd Ed.</i> <b>Capítulo 4.9 al 4.14</b> Technical Publications. 2009
2.1	Sistema operativo	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición.</i> <b>Capítulo 1.</b> Prentice Hall. 2009.
2.2	Procesos	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición.</i> <b>Capítulo 2.1.</b> Prentice Hall. 2009. Kerrisk, Michael. <i>The linux programming Interface.</i> <b>Capítulos 6, 24.1, 24.2, 25.1, 25.2, 26.</b> William Pollock. 2011.
2.3	Hilo y planificador	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición.</i> <b>Capítulo 2.2, 2.4.</b> Prentice Hall. 2009. Kerrisk, Michael. <i>The linux programming Interface.</i> <b>Capítulo 29.</b> William Pollock. 2011.
2.4	IPC: tuberías, FIFO, cola de mensajes, memoria compartida	Kerrisk, Michael. <i>The linux programming Interface.</i> <b>Capítulos 43, 44, 51, 52, 54.</b> William Pollock. 2011.
2.5	Sincronización: mutex, semáforos y señales	Kerrisk, Michael. <i>The linux programming Interface.</i> <b>Capítulos 20.1 a 20.6, 22.1 a 22.7, 22.12, 30.1, 53.</b> William Pollock. 2011. Downey, Allen. <i>The little book of semaphores, 2nd Ed.</i> Green Tea Press. 2005.
2.6	Gestión de memoria	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición.</i> <b>Capítulo 3.1, 3.2, 3.3,</b>

		<b>3.4, 3.7.</b> Prentice Hall. 2009.
2.7	Gestión de archivos	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición.</i> <b>Capítulo 4.1, 4.2.</b> Prentice Hall - 2009. Kerrisk, Michael. <i>The linux programming Interface.</i> <b>Capítulos 14, 15.</b> William Pollock - 2011.
2.8	Gestión E/S	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición.</i> <b>Capítulo 5.</b> Prentice Hall - 2009.
3.1	Modelo de referencia de redes	Tanenbaum, Andrew S. <i>Redes de computadoras, Quinta Edición.</i> <b>Capítulo 1.2 a 1.4.</b> Prentice Hall - 2011.
3.2	Capa física	Tanenbaum, Andrew S. <i>Redes de computadoras, Quinta Edición.</i> <b>Capítulo 2.1 a 2.3.</b> Prentice Hall. 2011.
3.3	Capa de enlace. PPP.	Tanenbaum, Andrew S. <i>Redes de computadoras, Quinta Edición.</i> <b>Capítulo 3.1, 3.2, 3.5.1.</b> Prentice Hall. 2011.
3.4	Subcapa de acceso al medio. Ethernet	Tanenbaum, Andrew S. <i>Redes de computadoras, Quinta Edición.</i> <b>Capítulo 4.1 a 4.4.</b> Prentice Hall. 2011.
3.5	Capa de red. IP, NAT, ARP, IMCP, DHCP.	Tanenbaum, Andrew S. <i>Redes de computadoras, Quinta Edición.</i> <b>Capítulo 5.1, 5.2.1 a 5.2.5, 5.6.</b> Prentice Hall. 2011.
3.6	Capa de transporte. TCP, UDP, RPC, RTP.	Tanenbaum, Andrew S. <i>Redes de computadoras, Quinta Edición.</i> <b>Capítulo 6.1, 6.2, 6.4, 6.5.</b> Prentice Hall. 2011.
3.7	Capa de aplicación. DNS, HTTP.	Tanenbaum, Andrew S. <i>Redes de computadoras, Quinta Edición.</i> <b>Capítulo 7.1, 7.3.</b> Prentice Hall. 2011.
4.1	Etapas de un sistema DSP.	Smith, Steven W. <i>The Scientist and Engineer's Guide to Digital Signal Processing.</i> <b>Capítulos 2, 5, 6.</b> Manolakis, Dimitri G. <i>Applied Digital Signal Processing, Theory and practice.</i> Capítulo 2. Cambridge University Press. 2011.
4.2	Error de cuantización.	
4.3	Filtros FIR	Smith, Steven W. <i>The Scientist and Engineer's Guide to Digital Signal Processing.</i> <b>Capítulos 14, 15, 16.</b> Manolakis, Dimitri G. <i>Applied Digital Signal Processing, Theory and practice.</i> <b>Capítulo 10.</b>

- Cambridge University Press. 2011.
- 4.4 DFT, FFT. Manolakis, Dimitri G. *Applied Digital Signal Processing, Theory and practice*. **Capítulos 7 y 8**. Cambridge University Press. 2011.  
Lyons, Richard G. *Understanding Digital Signal Processing, 2nd Ed*. Capítulo 3. Prentices Hill. 2004.
- 4.5 Fixed point, floating point. Lyons, Richard G. *Understanding Digital Signal Processing, 2nd Ed*. **Capítulo 12**. Prentices Hill. 2004.  
Paillard, Bruno. *An Introduction To Digital Signal Processors*. **Capítulo 5**. 2002.  
The Mathworks, Inc. *Fixed-Point Designer User's Guide*. **Capítulo 1**. 2013.
- 4.6 Procesadores DSP Kuo, M Swo and Lee, Bob H. *Real-Time Digital Signal Processing*. **Capítulos 1 y 2**. John Wiley & Sons, Ltd. 2001.